

## 第 29 回 回路とシステムワークショップ論文募集案内

第 29 回「回路とシステムワークショップ」を立夏の北九州で開催いたします。本ワークショップは、回路とシステムに関連した分野の研究者や技術者が集い、招待論文や投稿論文、パネル討論を通じて、分野内だけでなく分野間にまたがる境界領域の課題解決と将来の研究分野の探求を目的としています。皆様からの積極的な論文投稿をお願い申し上げます。

第 29 回 回路とシステムワークショップ実行委員長 富山 宏之 (立命大)

### 記

開催日: 2016 年 5 月 12 日 (木), 13 日 (金)

会場: 北九州国際会議場 (福岡県北九州市小倉北区浅野 3 丁目 9 - 3 0)

Web ページ: 企画セッションなど最新の情報は、次の Web ページをご覧ください。

<http://www.ieice.org/ess/kws/>

投稿分野: 本ワークショップでは以下の 特別セッション を開催します。以下の特別セッションテーマに関する論文投稿を歓迎します。

- 非線形最適化とその応用
- 生体ネットワークにおける非線形ダイナミクス
- 学習とニューラルネットワーク
- 信頼性シミュレーション
- パワーデバイスのシミュレーション
- ばらつき考慮シミュレーション
- 低電圧・低消費電力回路
- 医用信号処理
- 2 マイクロホン音響信号処理
- 離散最適化
- ビッグデータ解析用 SoC

さらに、次の分野に関する一般論文投稿を歓迎します。

回路の数値解析: 回路の数値解析理論, 回路/デバイス/配線シミュレーション, 回路/デバイス/配線モデル, 伝送路解析, RF 解析, シミュレーション応用最適化技術, 電磁界シミュレーション, シグナル/パワーインテグリティ解析, 電源系解析, 電力解析, 回路縮約, ばらつき考慮シミュレーション, 並列・分散シミュレーション, 信頼性シミュレーション (ESD, ノイズ耐性, 経年劣化), パワーデバイスのシミュレーション

アナログ回路: イメージャ, センサ, MEMS, フィルタ, アンプ, AD/DA, PLL/DLL, 電源, RF(ミキサ, VCO, LNA, PA), 高速インターフェース, 光通信用回路, 無線通信用回路 (WLAN, RFID, ミリ波, テラヘルツ波, NFC), エネルギーハーベスティング, 無線電力伝送用回路, ミックスドシグナル, 低電圧・低消費電力回路, 医用電子回路

デジタル信号処理: 基礎信号処理/フィルタ設計, 適応信号処理, 非線形信号処理, 音声・音響信号処理, 画像・映像信号処理, 通信用信号処理, システム実現技術, セキュリティ応用, 生体信号処理, 信号処理応用

VLSI 設計技術: ノーマリーオフコンピューティング, 設計環境・ツール, 組込みシステム, リコンフィギャラブルシステム, マルチコア・メニーコア設計, NoC 設計, システムレベル設計, IP ベース設計, 高位合成, 論理合成・検証, レイアウト設計・検証, 3D-IC, アナログ CAD, タイミング解析, テスト・診断, 低消費電力設計, 高信頼性設計, セキュア設計, 耐ノイズ設計, DFM, リソグラフィ CAD

離散システム理論: ソフトウェア仕様記述, 形式手法 (フォーマルメソッド), ペトリネットと離散事象システム, ハイブリッドダイナミカルシステム, グラフ・ネットワーク理論, 離散最適化, スケジューリング, アルゴリズム論, 並列・並行・分散処理, 分散協調システム, システムバイオロジー

投稿件数によっては、ポスターセッションとなる場合がございます。  
新しいコンセプトの提案など、意欲的な論文の投稿も期待しております。

投稿申し込み: 邦文または英文の論文もしくはそれを的確に要約した抄録 (論文の主旨および正当性を十分に判断できるもの) を Web ページより電子的にご投稿下さい (電子投稿の詳細は Web ページをご参照下さい)。ただし、査読のある論文誌等に発表されたものは対象外とします。図面を含み A4 版 3~6 ページ (形式自由) でご執筆下さい (論文集原稿の執筆要項は Web ページに掲載されています)。なお、論文集原稿も 6 ページ以内となりますのでご配慮下さい。査読の上、下記期日までに採否通知を行います。電子投稿が不可能な場合は、下記連絡先までご連絡下さい。

連絡先: 高橋 康宏 (論文担当幹事)

〒 501-1193 岐阜市柳戸 1-1 岐阜大学 工学部 電気電子・情報工学科

Tel: 058-293-2692, Fax: 058-293-2692, E-mail: [kws-29paper@mail.ieice.org](mailto:kws-29paper@mail.ieice.org)

日程: 投稿締切 2016 年 1 月 29 日 (金) 厳守  
採否通知 2016 年 3 月 16 日 (水) 頃  
論文集原稿締切 2016 年 3 月 31 日 (木) 必着

備考: ● 本ワークショップ開催後に、和文論文誌 A にて「回路とシステム小特集号」が、英文論文誌 A にて「SoC 設計手法小特集号」が企画されています。

[主催] 電子情報通信学会 基礎・境界ソサイエティ  
「システムと信号処理」サブソサイエティ

[協賛] 電気学会 電子回路研究専門委員会  
IEEE Circuits and Systems Society, Japan Chapter  
IEEE Signal Processing Society, Japan Chapter

IEEE Council on Electronic Design Automation, All Japan Joint Chapter  
IEEE Circuits and Systems Society, Kansai Chapter  
IEEE Signal Processing Society, Kansai Chapter  
電子情報通信学会 スマートインフォメディアシステム研究専門委員会